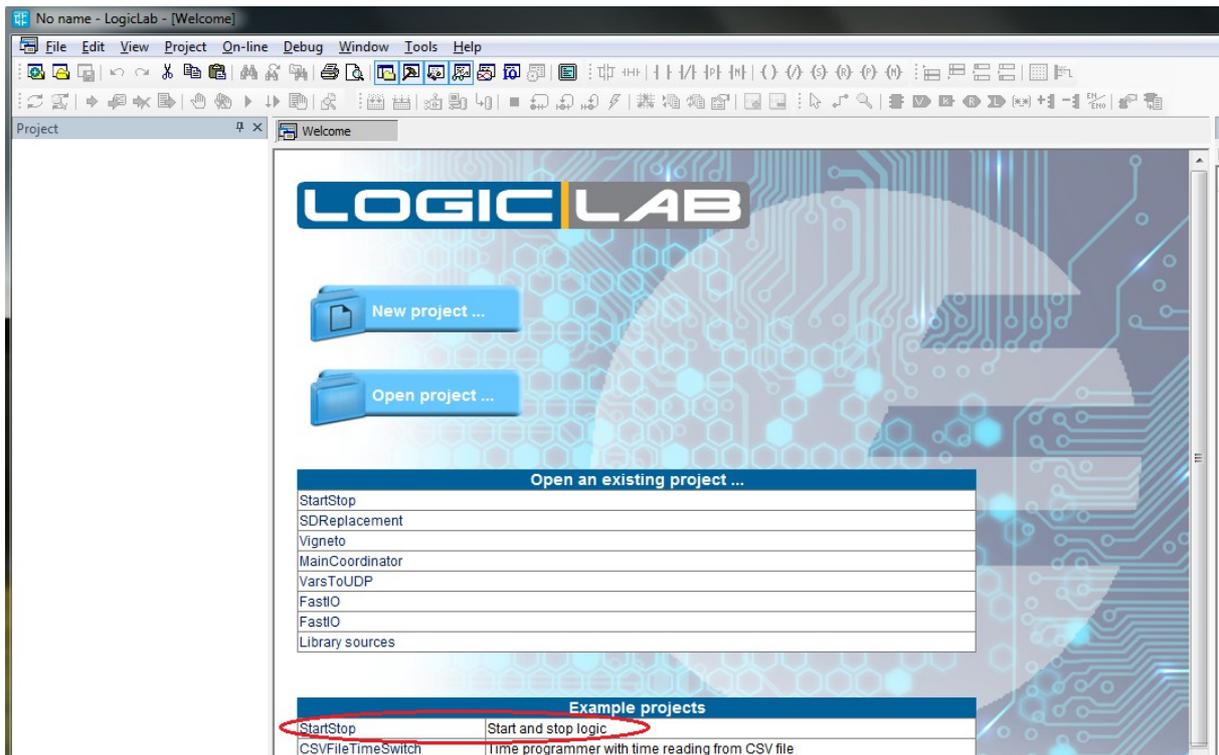
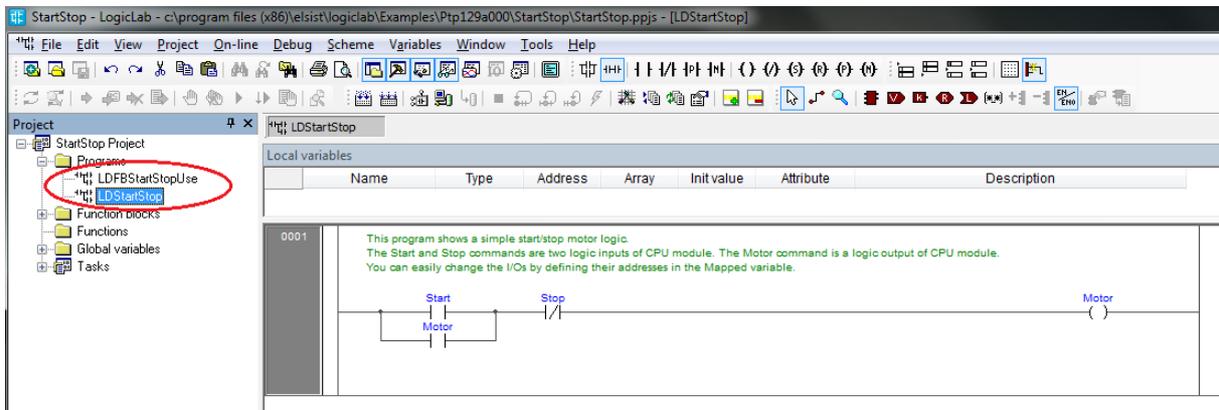


# Apertura progetto

Aprire il programma LogicLab e selezionare il progetto StartStop.



Come si vede il progetto è composto da due Programs in linguaggio Ladder.

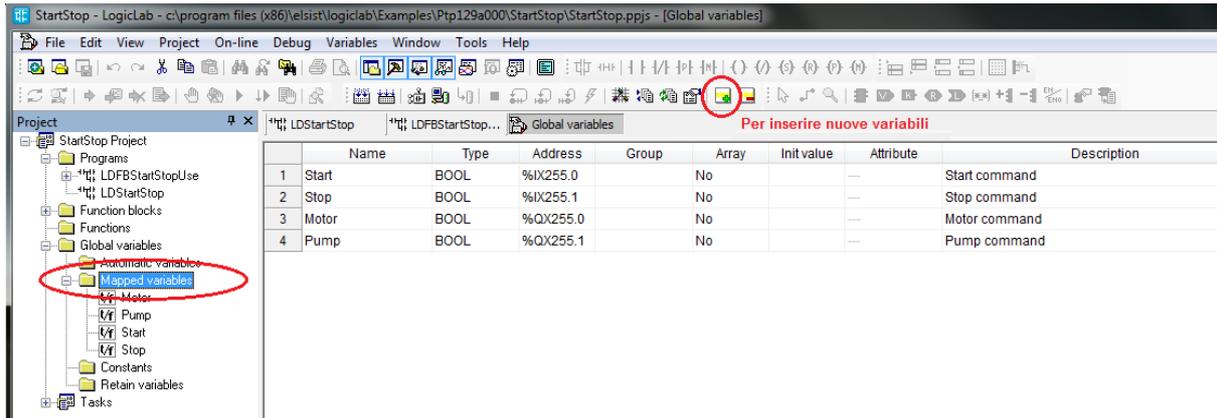


**LDStartStop:** Questo programma è un normale Marcia/Arresto di un motore.

**LDFBStartStopUse:** Questo programma esegue la logica di Marcia/Arresto utilizzando un blocco funzione realizzato ad-hoc.

Con un doppio click del mouse sul nome del programma il programma si apre in editazione (Come si vede dalla foto) ed è possibile modificarlo.

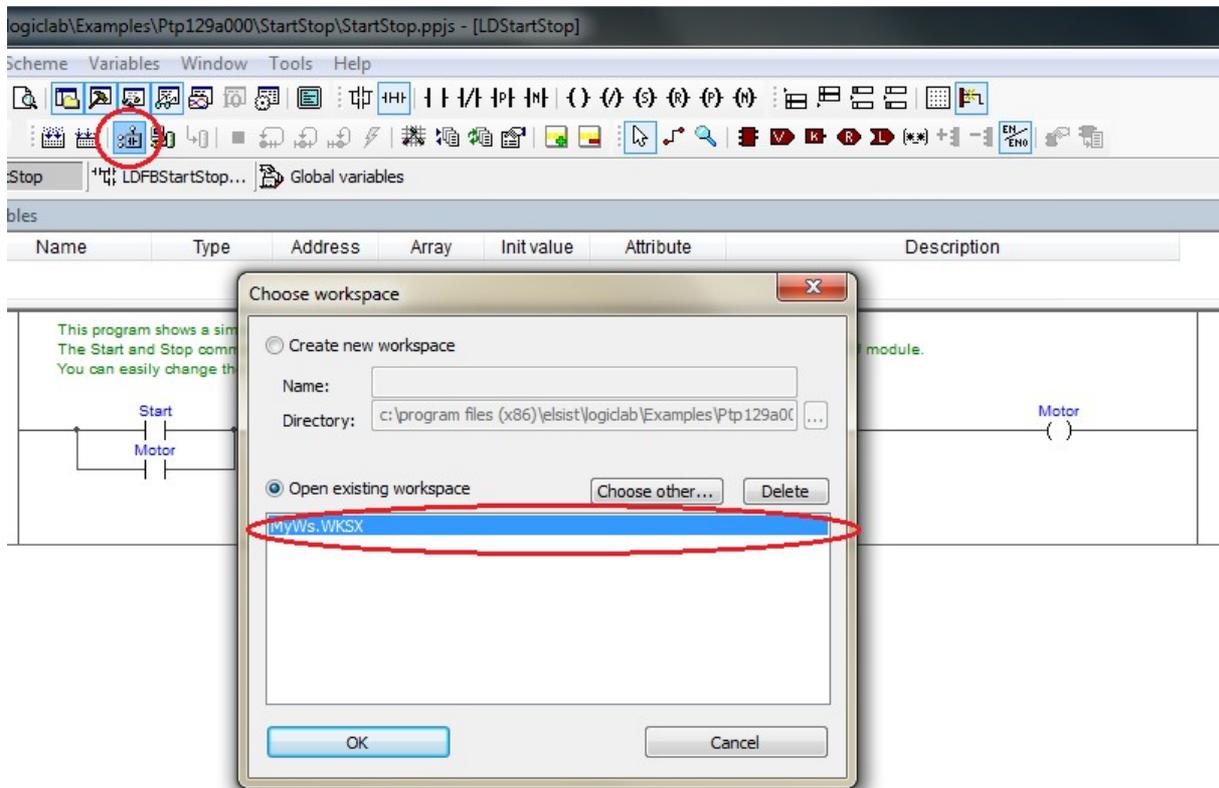
Nella sezione **Global variables** come si vede dalla foto è possibile aprire la pagina di editazione delle variabili globali.



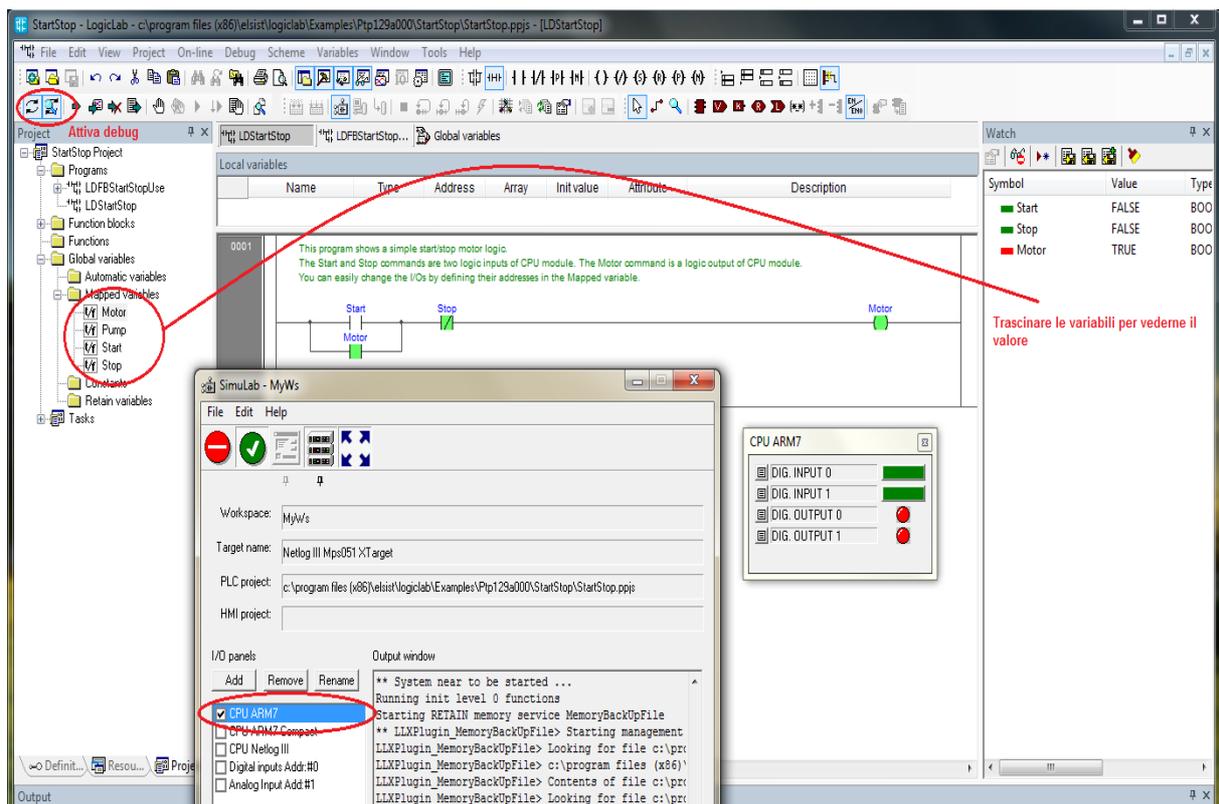
Le variabili globali sono variabili visibili da tutti i Programs. Agendo sul tasto indicato è possibile definire nuove variabili.

## Simulazione progetto

Le variabili possono essere allocate ad un indirizzo specifico come nel caso degli I/O reali oppure lasciate ad indirizzamento automatico. Nell'esempio gli I/O sono mappati sugli I/O fisici del modulo CPU di SlimLine. Agendo sul pulsante di attivazione SimuLab si attiva il simulatore e viene richiesta la definizione di un workspace di simulazione. Si può accettare quello proposto.



Con un click sul tasto do Ok si apre il simulatore ed il programma viene eseguito. Attenzione la finestra del simulatore potrebbe essere nascosta dalla finestra principale di LogicLab se è a pieno video. Fare riferimento alla barra di Windows per portare in primo piano la finestra del simulatore.



Per poter simulare gli I/O del modulo CPU bisogna attivare il pannello della CPU. Agendo sui pulsanti si forza lo stato degli I/O proprio come se fossero gli I/O fisici del modulo CPU.

Se è attivo il Live debug si vedrà lo stato dei segnali anche nel ramo logico del programma.

Trascinando le variabili nell'area di watch è possibile vederne lo stato.