

```

VAR
  LInp : SysGetPhrDI; (* Acquisizione ingressi logici *)
  Clks : ARRAY[ 0..1 ] OF BOOL; (* Appoggio ingressi clock *)
  Pulse : ARRAY[ 0..1 ] OF BOOL; (* Pulse ingressi clock *)
  Counter : ARRAY[ 0..1 ] OF UDINT; (* Valore conteggio *)
END_VAR

```

```

1 (* ***** *)
2 (* PROGRAM "FastCount" *)
3 (* ***** *)
4 (* Eseguo conteggio veloce ingressi digitali. *)
5 (* ----- *)
6
7 (* ----- *)
8 (* INIZIALIZZAZIONI *)
9 (* ----- *)
10 (* Eseguo inizializzazioni. Attenzione, cambiare indirizzo di modulo e *)
11 (* modo acquisizione in funzione degli ingressi da acquisire. *)
12
13 IF (SysFirstLoop) THEN
14     LInp.Address:=255; (* Module address *)
15     LInp.Mode:=DI_I_8_LL; (* Acquisition mode *)
16 END_IF;
17
18 (* ----- *)
19 (* GESTIONE COUNTERS *)
20 (* ----- *)
21 (* Acquisizione ingressi. *)
22
23 LInp(); (* Acquisizione ingressi logici *)
24 Clks[0]:=TO_BOOL(LInp.Value AND 16#01); (* Appoggio ingresso clock "0" *)
25 Clks[1]:=TO_BOOL(LInp.Value AND 16#02); (* Appoggio ingresso clock "1" *)
26
27 (* Gestione counter su clock "0". *)
28
29 IF (Clks[0] <> Pulse[0]) THEN
30     Pulse[0]:=Clks[0]; (* Appoggio pulse clock "0" *)
31     IF (Clks[0]) THEN Counter[0]:=Counter[0]+1; END_IF;
32 END_IF;
33
34 (* Gestione counter su clock "1". *)
35
36 IF (Clks[1] <> Pulse[1]) THEN
37     Pulse[1]:=Clks[1]; (* Appoggio pulse clock "0" *)
38     IF (Clks[1]) THEN Counter[1]:=Counter[1]+1; END_IF;
39 END_IF;
40
41 (* [End of file] *)
42

```

Project : FastCounter

PROGRAM : FastCount

Release : FastCounte

Ver :1.00

Author :

Date:12/12/2014

Note :

Page:1 of 1